本实验用到的指令集如下：



在补全代码后

打开Vivado 2019

点击界面下方的Tcl Console

输入命令：

cd …(你用于存放clone仓库的路径)/cdp\_ede\_local/minicpu\_env/soc\_verify/run\_vivado

进入create\_project.tcl所在目录

输入命令：

source ./create\_project.tcl

根据create\_project.tcl创建Vivado项目

在更新代码文件后，双击PROJECT MANAGER的Source框中所使用的inst\_ram

目录树：Design Sources > soc\_mini\_top > inst\_ram

图形用户界面, 文本, 应用程序, 电子邮件

描述已自动生成

重新定制inst\_ram的COE File，选择对应func的coe文件（minicpu\_env/func/inst\_ram.coe）

图形用户界面, 文本, 应用程序

描述已自动生成

之后可进行仿真

设置mycpu\_tb.v中的switch值即可计算对应的斐波那契数列项（需取反）

文本

描述已自动生成

对应输出的led值也是取反的结果

仿真结果：

f(1)=1

图形用户界面, 日程表

描述已自动生成

f(2)=2

图形用户界面

描述已自动生成

f(5)=8

电视游戏的萤幕截图

描述已自动生成

f(23)=46368（即f(0x17)=0xb520）

日程表

低可信度描述已自动生成

仿真行为符合预期

进行上板，结果如下

开关向上为1，向下为0

LED亮起为1，熄灭为0

f(1)=1

电子器材

中度可信度描述已自动生成

f(2)=2

电子器材

中度可信度描述已自动生成

f(5)=8

电子器材

描述已自动生成

f(23)=46368（即f(0b0001’0111)=0b1011’0101’0010’0000）

电子器材

中度可信度描述已自动生成

上板结果正确